

《专用集成电路基础》

| | | | | | | | |
|------|----|---|--------|------|------|---------|--|
| 课程名称 | | 专用集成电路基础 | | | 课程编号 | 3033071 | |
| 英文名称 | | Designs of ASIC | | | 课程类型 | 专业核心课 | |
| 总学时 | 48 | 理论学时 | 48 | 实验学时 | 48 | 实践学时 | |
| 学分 | 3 | 预修课程 | EDA 技术 | | 适用对象 | 信息专业本科生 | |
| 课程简介 | | <p>《专用集成电路基础》是一门新兴的微电子专业技术课程。近年来，现代计算机技术和微电子技术的进一步结合和发展，使得集成电路的设计出现了一种是利用高层次 VHDL、 Verilog 等硬件描述语言对新型器件（FPGA/CPLD）进行专门设计，使之成为专用集成电路（ASIC）的新方法，这不仅大大节省了设计和制造时间，而且对设计者，不必考虑集成电路制造工艺，现已成为系统级产品设计的一项新的技术——专用集成电路设计。</p> | | | | | |